

A/Dターミナルの紹介

大王電機株式会社

2014/11

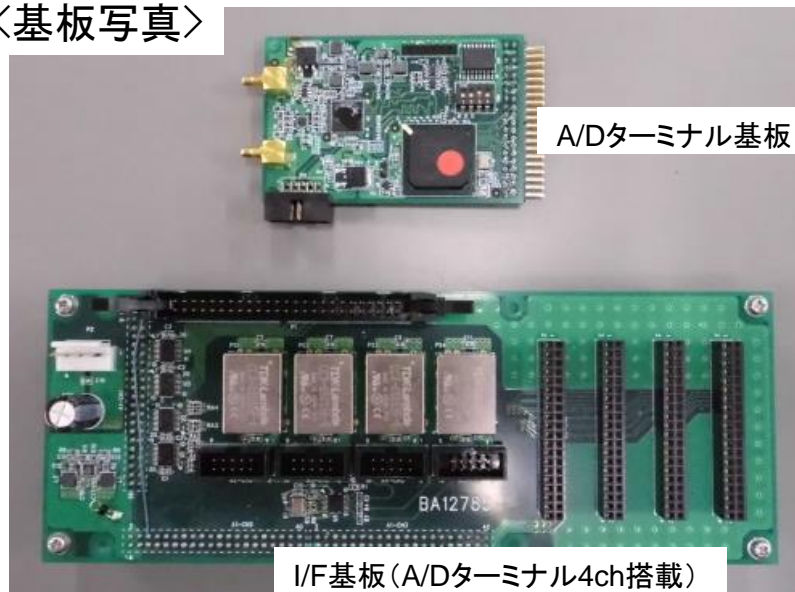
1. A/Dターミナルの紹介

- 1) センサー等のアナログ信号をデジタル変換
- 2) サンプリング周波数 ~200MHz
分解能~16bitの高精度なデジタル化を実現します。
- 3) 保有アナログ技術による入力回路により、
 - ①広範囲な入力レベル (~100V)
 - ②微細な入力レベル (0.1uA~)にも対応可能
- 4) センサー向け電源出力搭載
- 5) FPGA制御による高速処理を実現
- 6) 各種IFによるデータ転送をFPGAにより制御
無線送信での対応可能。

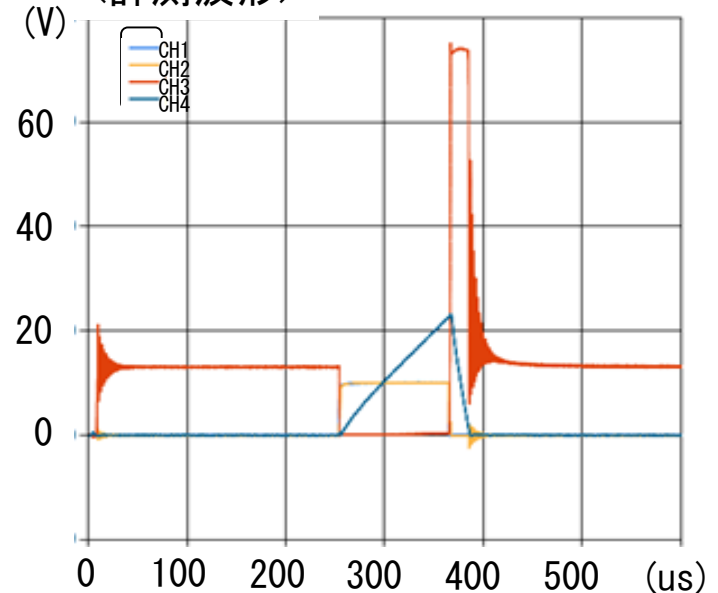
2. 開発例

1) 高速版 (200Mps/4ch/16bit)

<基板写真>



<計測波形>



<仕様>

サンプリング周波数	200Mps
チャンネル数	4ch
分解能	16ビット
入力インピーダンス	1MΩ
測定データ長	240,000ポイント

2. 開発例

2) 低速版 (10Hz~60KHz可変/6ch/16bit)

サンプリング、入力切替はコマンドにより設定。

<基板写真>



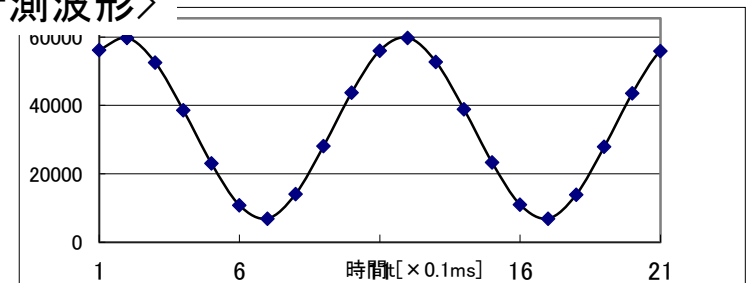
<仕様>

サンプリング周波数	10Hz~60KHz可変 USBからコマンドにより設定
チャンネル数	6ch
分解能	16ビット

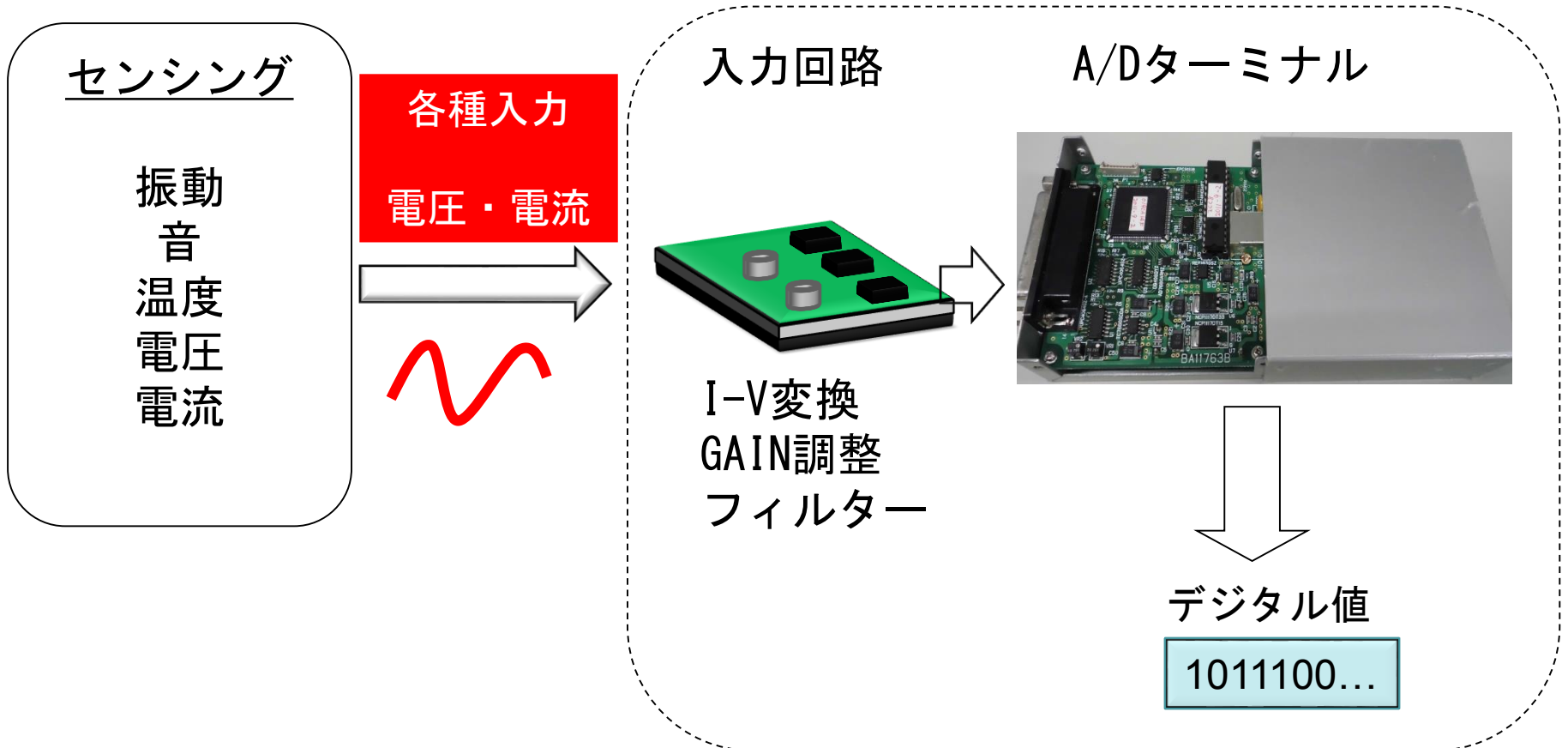
<制御S/W>



<計測波形>



3. 構成例（入力）



4. 構成例（出力）

